

МИКРОПРОЦЕССОРНЫЕ УПРАВЛЯЮЩИЕ СИСТЕМЫ ДЛЯ ЭНЕРГОЭФФЕКТИВНЫХ УСТРОЙСТВ СИЛОВОЙ ЭЛЕКТРОНИКИ (72 ЧАСА)

Цель обучения: повышение квалификации специалистов предприятий в области проектирования энергоэффективных устройств с применением современных средств компьютерного моделирования и микропроцессорных управляющих систем.

Категория слушателей: инженеры-конструкторы всех категорий, инженеры-технологи всех категорий.

Краткая аннотация программы. Элементная база микропроцессорных систем управления. Основы организации цифровых систем. Дискретное представление данных. Двоичная арифметика. Логические элементы и конечные автоматы. Логические элементы. Конечные автоматы. Однокристалльные микропроцессоры. Структура микропроцессора. Модули микропроцессора. Программируемые логические матрицы. Особенности логических матриц. Функциональные узлы на основе матриц. Сигнальные микропроцессоры. Особенности структуры сигнальных микропроцессоров. Реализация функциональных модулей. Специализированные микропроцессоры. Назначение специализированных микропроцессоров. Реализация узлов микропроцессора. Средства проектирования систем управления. Программные средства проектирования. Среды проектирования. Ассемблер. Программирование микропроцессорных систем. Постановка задачи по разработке программы. Реализация и отладка программы.

Контактное лицо: Федотов Юрий Борисович, заведующий кафедрой электроники и электротехники, к. т. н., доцент

Тел.: +7 (8342) 290608

E-mail: fedotovyb@mail.ru